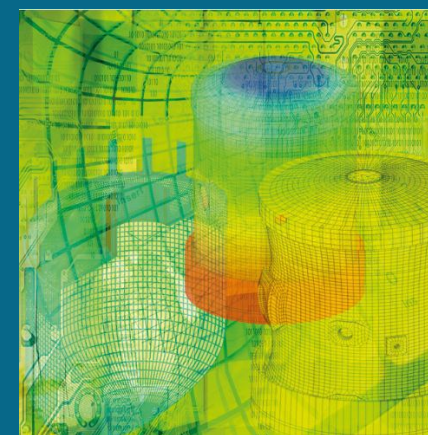




# FORUM MÉTHODES FORMELLES CYCLE DE CONFÉRENCES



**TESTS ET MÉTHODES FORMELLES**



## *FORUM MÉTHODES FORMELLES CYCLE DE CONFÉRENCES*



Ce forum est consacré aux méthodes formelles de développement. Non, ne partez pas tout de suite : les méthodes formelles sont faites pour vous ! Ces méthodes ne sont pas assez connues mais ont un potentiel énorme pour faire progresser la productivité ET la qualité intrinsèque des développements de logiciels embarqués et de leurs outils de développement et de vérification. Et elles ne sont pas si difficiles à mettre en œuvre : certains l'ont déjà fait, avec succès, pourquoi pas vous ? Nous vous proposons donc un cycle de conférence/forum pour vous présenter bien sûr les fondements théoriques de ces méthodes, mais surtout faire un état de l'art et de la pratique, démystifier, échanger, et pourquoi pas monter ensemble des projets pour "passer à l'acte" ? Les intervenants seront à la fois des scientifiques et universitaires les plus compétents dans ces domaines et des utilisateurs "de terrain" qui ont déjà pratiqué ces méthodes et vous livreront leurs retours d'expérience.

La première édition du Forum Méthodes Formelles (FMF) a eu lieu à Toulouse fin 2012 à l'initiative du DAS SE2L du pôle Aerospace Valley et du thème IFSE du RTRA AESE . De nouveaux partenaires ont rejoint l'organisation du forum depuis : pôle Minalogic en 2013, labex Digicosme en 2014, pôle Systematic en 2015. FMF est devenu un groupe de travail d' Embedded France en 2015.

Deux sessions du forum sont organisées annuellement. Les conférences ont lieu à Toulouse au LAAS-CNRS et sont retransmises en direct à Grenoble au centre INRIA Rhone Alpes ainsi que sur le campus de Saclay

## HISTORIQUE

*Prochaine journée : FMF5 - 16 Juin 2015 " Tests et méthodes formelles " [Programme](#)*

*FMF4 - 2014/16/10 : [Le model checking en action](#)  
[LAAS-CNRS](#) retransmis à [Inria Grenoble](#) et [Saclay Digicosme](#)*

*FMF3 - 2014/02/04 : [Preuve de modèle, preuve de programme](#)  
[LAAS-CNRS](#) et retransmis à [Inria Grenoble](#)*

*FMF2 - 2013/06/28 : [Analyse statique : Retours d'expériences industrielles](#)  
[LAAS-CNRS](#) et retransmis à [Inria Grenoble](#)*

*FMF1 - 2012/11/13 : [Utilisation des méthodes formelles dans les systèmes critiques](#)  
[IAS](#)*

## COMITÉ DE PROGRAMME

**2015** : A.Canals (CS), F. Bustany (Systerel), N. Breton(Systerel), S. Duprat (Atos), H. Garavel (INRIA), G. Ladier (AerospaceValley), Y. Moy (Adacore), M. Pantel (IRIT), C. Paulin (LRI), G. Saint-Marcoux (Minalogic), P. Schnoebelen (LSV), J. Souyris (Airbus), F. Vernadat (LAAS-CNRS), V. Wiels (Onera).

[Enquête de satisfaction](#)



[#ForumMF](#)

## Forum Méthodes Formelles

Enquête auprès des participants

Site du Forum Méthodes Formelles

Ce questionnaire est anonyme. L'enregistrement de vos réponses ne contient aucune information d'identification sur vous, à moins qu'une question ne vous ait été posée dans ce sens.

### \* À quelle entité appartenez-vous ?

**Veillez sélectionner une réponse ci-dessous**  
**Au besoin, veuillez préciser le champs 'Autre : '.**

- PME / TPE (moins de 250 salariés)
- ETI (entre 250 et 2000 salariés)
- Grand groupe industriel (plus de 2000 salariés)
- Académique
- Institutionnel
- Autre :

### \* Comment avez-vous eu connaissance de ce séminaire ?

**Veillez sélectionner une réponse ci-dessous**

- Par la presse
- Par un courrier électronique
- Par un site internet
- Par un contact professionnel

## PROGRAMME

- 08h45 -09H00 Accueil des participants
- 09h00-09h05 « Courte introduction à la journée »  
Agusti Canals (CS Communication & Systèmes)
- 09h05-10h00 « **Model-based testing dans l'industrie - usages et dissémination** »  
Bruno Legard (Université de Franche-Comté / FEMTO – Smartesting)
- 10h00-11h00 « **Génération de tests pour des systèmes synchrones** »
  - « GATeL et la génération de séquences de tests fonctionnels: impact opérationnel et certification »  
Bruno Marre (CEA LIST) - Pierre Monteil (Rolls-Royce Civil Nuclear)
- 11h00-11h30 : Pause Café
- 11h30-12h30 « **Génération de tests pour des systèmes concurrents** »
  - « TGV: Génération de tests de conformité à partir de modèles formels »  
Thierry Jeron (INRIA Rennes) - Wendelin Serwe (INRIA Grenoble)
  - « Génération de tests basés sur les modèles pour des systèmes sur puce avec cohérence de caches »  
Massimo Zendri et Abderahman Kriouile (STMicroelectronics, Grenoble)
- 12h30-14h00 Repas

- 14h00-15h00 « **Test d'exigences temps-réel** »

- « Mise au point et test d'exigences temps-réel avec STIMULUS »  
Erwan Jahier (VERIMAG) - Bertrand Jeannet (ARGOSIM)
- « Validation d'un système de drone : de la mise au point des exigences au test de l'implémentation »  
Valentin Brossard (SOGILIS)

- 15h00-15h30 « **Tests dirigés par les modèles** »

- « Technologie Smartesting Certifylt pour le test dirigé par les modèles - Applications aux composants de sécurité, cartes à puces et e-transactions »  
Bruno Legeard (Université de Franche-Comté / FEMTO – Smartesting)

- 15h30-16h00 Pause café

- 16h00-17h00 « **Interactions entre preuve et tests** »

- « STANCE : un outil d'analyse de contre-exemples inspiré du test »  
Hélène Waeselynck (LAAS-CNRS/TSF) - Virginie Wiels (ONERA/DTIM)
- « Test-Sequence Generation with HOL-TestGen »  
Burkhart Wolff (Université Paris-Sud, LRI)

- 17h00-17h30 : **Table Ronde** animée par Cyrille COMAR (Adacore)  
« Tests et méthodes formelles, où en est-on ? »

VOS PROPOSITIONS NOUS INTÉRESSENT, CONTACTEZ LE COMITÉ DE PROGRAMME ...





*La force de l'innovation*

CS

22, avenue Galilée -  
92350 Le Plessis Robinson

Tél. : 01 41 28 40 00

[www.c-s.fr](http://www.c-s.fr)